

(TSRI) T18-111A 教育性晶片申請者資料

說明:

- 1.此份資料包括：受理名單。
- 2.申請編號中，序號英文字母**E**代表教育性晶片；序號之尾端字母**a**代表使用Cell-based Design Kit，**m**使用Multi-option-MEMS(TSRI MEMS後製程)，**M**整合晶片。
- 3.各教師所屬學生之下線順序，以線上填表系統標註的下線順序為準。若需要調整，敬請授課教師與承辦人員 **Tel:03-5773693*7205 簡小姐**聯繫調整事宜。
- 4.此份資料僅為是否受理申請名單，能否下線端視面積使用狀況再行安排，詳情請參閱申請需知。下線名單後續將於 **TSRI 官網(<https://www.tsri.org.tw>)**公告及發送電子郵件通知，請密切注意。
- 5.若對申請者資料有任何疑問，請與 **Tel:03-5773693*7205 簡小姐**聯絡。
- 6.此資料亦公佈於中心網頁 <https://www.tsri.org.tw> 資訊公開→最新公告。

一、受理名單：

申請編號 / 專題名稱(中英文) / 晶片形式 / 審查方式

申請編號: T18-111A-E0001

課程: 高頻電路佈局與模擬(High Frequency Circuit Layout and Simulation)

計畫: 應用於 Ku 頻帶之低雜訊放大器設計(Low noise amplifier design applied to Ku-band)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0002

課程: 無線傳輸積體電路(null)

計畫: 使用共電感之巴倫(Balun with Common Inductor)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0003

課程: 專題製作(三)(null)

計畫: 單輸入三輸出正交增益可調整濾波器(Orthogonal single input three outputs with independent control of voltage transfer gains)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0004

課程: 論文(null)

計畫: 7-bit 低靈敏溫度震盪器時域溫度感測器晶片設計(7-bit Chip Design of low sensitive temperature ring oscillator time-domain sensor)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0005

課程: 專題製作(三)(null)

計畫: 單輸入三輸出正交增益可調整震盪器(Quadrature oscillator with uncouple control of oscillation frequency and oscillation condition)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0006

課程: 高頻電路佈局與模擬(null)

計畫: 應用於 Ku 頻帶 15-20GHz 之功率放大器設計(Low noise amplifier design applied to Ku-band 15-20GHz)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0007

課程: 論文(Thesis)

計畫: 具有頻率偏移補償之鎖相迴路(PLL with Frequency Drift Compensation)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0008

專題名稱(中文): 仿生積體電路設計(null)

課程: 仿生積體電路設計(null)

計畫: 用于开关电容模拟电路的低压跨导放大器系列。(A family of low-voltage transconductance amplifiers for switched-capacitor analog circuits.)

審查方式: N/A

申請編號: T18-111A-E0009

課程: 專題製作(三)(null)

計畫: 電壓式多功能濾波器設計(Design of voltage-mode multifunction filter)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0010

課程: 專題製作(三)(null)

計畫: 電壓式震盪器設計(Design of voltage-mode oscillator)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0011

課程: 高頻電路佈局與模擬(Layout and Simulation of High Frequency Circuits)

計畫: 應用於 5-10GHz 之功率放大器設計(Power amplifier design applied to 5-10GHz)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0012

課程: 射頻積體電路設計(Radio Frequency Integrated Circuits)

計畫: 應用於衛星通訊之寬頻低雜訊放大器(Broadband Low Noise Amplifier for Communications Satellite)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0013

課程: 實務專題(二)(null)

計畫: 改良式 BiCMOS 參考電壓電路設計(An Improved BiCMOS Reference Voltage Design)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0014

課程: 類比積體電路設計(一)(null)

計畫: 差動輸出參考電壓設計(Differential Output Reference Voltage Design)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0015

課程: 專題研究(一)(null)

計畫: 差動輸出參考電壓設計(Differential Output Reference Voltage Design)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0016

課程: 論文(Thesis)

計畫: 使用新型 DCR 感測之磁滯電流控制降壓轉換器(New type DCR-Sensing with Hysteresis-Current-Controlled Buck Converter)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0017

課程: 高頻電路佈局與模擬(Layout and Simulation of High Frequency Circuits)

計畫: 應用於 24GHz 之功率放大器設計(Design of power amplifier for 24GHz)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0018a

課程: 論文(paper)

計畫: 應用於環景系統之 Deblocking filter 晶片設計(Deblocking filter Chip Design for Surrounding View System)

晶片形式: Package:28 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0019

課程: 鎖相迴路設計與應用 (DESIGN AND APPLICATION OF PHASE-LOCKED LOOP)

計畫: 使用環型震盪器製作的高靈敏度溫度感測器 (High sensitivity temperature sensor with ring oscillator)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0021

課程: 專題研究(一)(null)

計畫: 改良式 BiCMOS 參考電壓電路 (An Improved BiCMOS Reference Voltage)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0022a

課程: 專題研究(null)

計畫: 易辛模型 (Ising Model)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0023

課程: 論文(null)

計畫: 25MHz 10bits 具冗餘補償電容連續逼近類比數位轉換器晶片 (25MHz 10bits Successive-approximation register Analog-to-Digital Converter with Redundant compensation capacitors)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0024

課程: 電子元件特論(null)

計畫: 電流變壓器於疊接壓控震盪器之應用 (Current transformer application in cascode voltage control oscillator)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0025

課程: 積體電路設計專題研究(一)(積體電路設計專題研究(一))

計畫: 無 PSRR 增強電路之超低功耗電壓參考電路(A High PSRR Without Enhancement Circuit Ultra Low Power Voltage Reference)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0026

課程: 5G 半導體技術和應用(null)

計畫: 自具有內在高 Q 值 F23 電感的諧波調諧 VCO (A Harmonic-Tuned VCO With an Intrinsic-High-Q F23 Inductor)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0027

課程: 專題研討(Seminar)

計畫: 具自動校驗電流電路之頻率合成器設計(Frequency Synthesizer with automatic current calibration)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0028

課程: 積體電路設計專題研究(二)(null)

計畫: 具有低功耗 K 波段 CMOS VCO 四線圈變壓器反饋(A Low-Power K-Band CMOS VCO With Four-Coil Transformer Feedback)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0029

課程: 論文(null)

計畫: 具快速暫態響應之二階三角積分調變控制降壓轉換器(A Fast-Transient Response Delta-Sigma Buck Converter)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0030

課程: 論文(null)

計畫: 類比計算 v 三方控制技術降壓轉換器 (A buck converter with Analog estimate V cubic control technique)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0031

課程: 專題研究(一)(null)

計畫: 改良式 BiCMOS 參考電壓電路設計(An Improved BiCMOS Reference Voltage Design)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0032

課程: 論文(null)

計畫: 含動態斜率補償之仿電流模式控制自適應導通降壓轉換器(A Pseudo-Current-Controlled with adaptive on-time Buck Converter)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0033

課程: 射頻積體電路設計(Radio Frequency Integrated Circuit)

計畫: 應用於 5.2G 之低雜訊放大器(Low Noise Amplifier for 5.2-GHz LNA in 0.18 μ m CMOS)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0034

課程: 類比 IC 設計(Analog IC)

計畫: 可預設之格雷碼計數器晶片設計(Design of Gray Code Counter Circuit with Preset)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0035

課程: 微機電系統(null)

計畫: MOSFET 式三維磁場感測器(Three-axis magnetic Sensor based on MOSFET)
晶片形式: Package:28 S/B:2Pcs + DieSort:16EA
審查方式: N/A

申請編號: T18-111A-E0036

課程: 論文(Thesis)

計畫: 使用 DCR 電流感測電路之電壓平方控制 COT 降壓轉換器(A V-Squared-Controlled Constant on-time Buck Converter with DCR current-sensing circuit)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0037

課程: 積體電路設計專題研究(一)(Analog IC design)

計畫: 14 位元時域式類比數位轉換器(14bits time domain ADC)

晶片形式: Package:32 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0038

課程: 微波主動元件(null)

計畫: T18_對稱雜訊消除之低雜訊放大器(T18-Symmetry-Noise-Cancelling LNA)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0039

課程: 微波主動元件(null)

計畫: 2.4GHz 高耦合度之並聯一對二變壓器測試元件(2.4 GHz trifilar testkey with high coupling)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0040

課程: 專題研究(一)(null)

計畫: CMOS 兩級運算放大器(CMOS Two-stage Operational Amplifier)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0041

課程: 論文(Thesis)

計畫: 使用新型電流模式與固定導通時間控制降壓轉換器(A Buck Converter using New Current Mode and Constant On-Time Controlled)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0042

課程: 電子元件特論(null)

計畫: 超寬頻應用之鎖相迴路設計(The design of PLL using UWB)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0043

課程: 深次微米積體電路製程整合技術(null)

計畫: 使用自製電感應用於鎖相迴路(Phase-locked loops with 8-shape inductor)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0044

課程: 射頻積體電路設計(Radio Frequency Integrated Circuit)

計畫: K/Ka Band 之雜訊消除低雜訊放大器(Noise canceling Low Noise Amplifier for K/Ka Band)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0045

課程: 積體電路設計專題研究(四)(null)

計畫: 雙頻注入鎖定三倍頻器(Dual band injection-locked frequency tripler)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0047a

課程: 論文(null)

計畫: 應用於高頻超快速超音波影像系統之平面波發射波束成像器(Plane-Wave TX Beamformer for High-Frequency Ultrafast Ultrasound Imaging System)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0048

課程: 垂直整合專題(二)(null)

計畫: ku-band 窄頻低雜訊放大器(A ku-band narrowband LNA)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0049

課程: 學位論文研究(null)

計畫: 最佳化圖形式屏蔽電感之 sub-7 GHz 低雜訊放大器(sub-7 GHz LNA with optimized pattern ground shielded inductors)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0050

課程: 論文(null)

計畫: 使用電壓平方控制與適應性導通技術之降壓轉換器(A Buck Converter using Voltage Square Controlled and Adaptive On-Time Technique)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0051

課程: 專題研討(null)

計畫: C-band 除頻器之壓控振盪器設計(Design of Voltage Controlled Oscillator with Frequency Divider for C-band)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0052

課程: 高頻類比積體電路設計(null)

計畫: 自製雙八字電感應用於電壓控制振盪器(Voltage-Controlled Oscillator with double 8-Shape Inductor)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0053

課程: 學位論文研究(null)

計畫: T18_非對稱雜訊消除之低雜訊放大器(T18-Asymmetry-Noise-Cancelling LNA)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0055

課程: 專題研究(null)

計畫: 應用於生醫感測之斬波運算放大器(Design of chopper OPA for Biomedical Applications)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0056

課程: 積體電路設計專題研究(一)(null)

計畫: 使用圖形式接地屏蔽電感於八相位環形壓控振盪器台積電 0.18 微米 CMOS 製程 (Using PGS Inductor in Rotary Traveling-wave Voltage-Controlled Oscillator With Eight Phase TSMC 0.18um CMOS Process Technology)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0057

課程: 專題研究(Special Project)

計畫: 在 0.18-um CMOS 製程下以運算放大器實現之帶差參考電路(A Bandgap reference with operation amplifier in 0.18um CMOS Technology)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0058

課程: 射頻積體電路設計(null)

計畫: 新型電流感測與適應性導通時間控制之直流-直流降壓式轉換器(A Buck Converter with New Current Sensing and Adaptive On-Time Controlled Technique.)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0059

課程: 專題研究(null)

計畫: 2.4GHz 互補式金屬氧化物半導體之開關鍵控式接收器(2.4GHz CMOS On-Off Keying Receiver)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0060

課程: 積體電路設計暨佈局實務(null)

計畫: 高速低功耗鎖相迴路(High speed low power Phase-locked loop)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0061a

課程: 論文(null)

計畫: 超音波接收端波束成像(Ultrasonic receiver Beamforming imaging)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0062

課程: 無線傳輸積體電路(null)

計畫: 3GHz~5GHz 寬頻功率放大器(3GHz~5GHz Wideband Power Amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0063

課程: 超大型積體電路設計實習(null)

計畫: 物理不可仿製功能電路研究與設計(Design of Physically Unclonable Function Circuits)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0064

課程: 積體電路設計專題研究(一)(null)

計畫: 將壓控振盪器放置於電感內部以節省晶片面積台積電 0.18 微米 CMOS 製程(Puting Voltage-Controlled Oscillator Into The Inductor To Save Chip Area TSMC 0.18um CMOS Process Technology)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0065

課程: 高頻電子電路(null)

計畫: 4GHZ-7GHZ 寬頻功率放大器(4GHZ-7GHZ Wideband Power Amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0066

課程: 混合信號積體電路佈局(null)

計畫: 1-1 多級雜訊移頻逐次逼近暫存式類比數位轉換器使用非同步時脈控制電路(A 1-1 MASH SAR ADC using Asynchronous Clock Control Circuit)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0067

課程: 混合信號積體電路佈局(null)

計畫: 1-1 多級雜訊移頻逐次逼近暫存式類比數位轉換器使用同步時脈控制電路(A 1-1 MASH SAR ADC using Synchronize Clock Control Circuit)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0068

課程: 進階電子工程專題(二)(null)

計畫: 應用於 2.4 GHz 接收機前端之低雜訊放大器電路設計(Design of Low Noise Amplifier for 2.4 GHz receiver front-end)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0069

課程: 積體電路設計專題研究(一)(null)

計畫: 低諧振之乘二成三倍頻器(Low Resonance Multiplier Two-to-Three Frequency Multiplier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0070

課程: 積體電路設計專題研究(一)(null)

計畫: 同步超寬頻接收器(Coherent UWB Receiver)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0071

課程: 微波主動元件(null)

計畫: 最佳金屬寬度之圖形式屏蔽電感測試鍵(Pattern ground shielded inductor with optimized metal width)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0072

課程: 射頻積體電路設計(Radio Frequency Integrated Circuit)

計畫: 使用台積電 T18 製程設計之寬頻 35-48 GHz 混波器(35-48 GHz Wide RF Bandwidth Mixer in TSMC 180 nm CMOS)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0073

課程: 通訊積體電路設計(Communications IC Design)

計畫: 改良式射頻功率分配器設計(Modified RF Power Divider Design)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0074

課程: 專題研究(null)

計畫: 一個具有耐輻射特性的雙通道十二位元每秒一百萬次取樣連續漸進式類比數位轉換器
(A Radiation Tolerant 12-bit 1MS/s Split SAR-ADC Design)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0075

課程: 積體電路設計暨佈局實務(null)

計畫: 低相位雜訊 2.5GHz 鎖相迴路(2.5GHz PLL with low phase noise)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0076

課程: 專題研究(Special Project)

計畫: 使用數位控制可變放大器之 Ka 頻段主動式向量和式相移器(A Ka-band Active Vector-Sum Phase Shifter with Digital Control VGA)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0077

課程: 微波主動元件(null)

計畫: 蕭基特二極體與雙極性電晶體測試元件(Schottky Diode and DNW npn BJT Testkey)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0078

課程: 5G 半導體技術和應用(Semiconductor Technologies for 5G and IoT Applications)

計畫: 注入鎖定 5 倍頻器使用達靈頓對電晶體和特殊電感(injection locked frequency multiplier using special inductor and Darlington pair)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0079

課程: 深次微米積體電路製程整合技術(null)

計畫: 注入鎖定六倍倍頻器(injection-locked six-times frequency multipliers)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0080

課程: 論文(null)

計畫: 40-MS/s 10bit 連續逼近輔助二級管線類比數位轉換器晶片設計(Chip Design of a 40-MS/s 10bit SAR assist two-stage Pipeline ADC)

晶片形式: Package:28 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0082

課程: 類比積體電路佈局(null)

計畫: 超低功耗時域溫度感測器(A Ultra-Low Power Time Domain CMOS Temperature to digital converter)

晶片形式: Package:32 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0083a

課程: 論文(null)

計畫: 應用於單光子計數系統之時間數位轉換器(Time-to-Digital Converter for Time-Correlated Single-photon Counting)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0085

課程: 專題研究(null)

計畫: 28GHz 正迴授之低雜訊放大器(A 28GHz Positive-feedback Low-noise Amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0086

課程: 微算機原理及應用(null)

計畫: 應用於 D-band 寬頻枝幹耦合器(A broadband branch coupler in D-band)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0087

課程: 論文(null)

計畫: 自我疊接架構的全 MOS 帶隙參考電壓電路(Fully-MOSFET Bandgap Voltage Reference Circuit with Self-cascade)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0089

課程: 射頻積體電路設計(null)

計畫: 使用中和穩定技術的 K 頻帶放大器(A K-band Power Amplifier Using Neutralization Technique)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0090

專題名稱(中文): 電子元件特論(null)

課程: 電子元件特論(null)

計畫: 四相位電壓控制振盪器 P 型 MOS 核心技術(QVCO PMOS core)

審查方式: N/A

申請編號: T18-111A-E0091

課程: 微波及毫米波頻率合成器(null)

計畫: K 頻段變壓器耦合四相位振盪器(A K band Transformer-couple quadrature voltage-controlled oscillator)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0092

課程: 射頻積體電路設計(null)

計畫: 使用台積電 T18 製程及中和穩定電容技術設計之 24 GHz 功率放大器(A 24-GHz Power Amplifier Using Neutralization Capacitor Technique in TSMC 0.18 μ m Process)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0093

課程: 電機專題製作(二)(null)

計畫: 19GHz 鏡像抑制降頻器(A 19 GHz Image Reject Downconverter)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0094

課程: 電機專題製作(二)(null)

計畫: 19GHz 鏡像抑制降頻器(Design of a 19GHz Image Rejection Mixer)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0095

課程: 科技新創事業與行銷策略(null)

計畫: 使用集總元件的 CMOS 160GHz 功率分配器(CMOS 160GHz Power Divider Using Lumped Components)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0096

課程: 論文(null)

計畫: 一種使用微帶耦合線的 CMOS D 頻段帶通濾波器(A CMOS D-band Bandpass Filter Using Microstrip Coupling Lines)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0098

課程: 電機專題製作(二)(null)

計畫: 1.95GHz 鏡像抑制降頻器(A 1.95 GHz Image Reject Downconverter)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0099

課程: 可穿戴式系統設計(null)

計畫: 應用於 D-band 功率分配器(A Power Divider in D-band.)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0100

課程: 論文(null)

計畫: 應用於 D-band 平衡-不平衡轉換器(A Balun in D-band.)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0101

課程: 垂直整合專題(二)(null)

計畫: 具有寬 tuning range 的 180 nm COMS VCO 設計(180 nm CMOS VCO design with wide tuning range)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0102

課程: 電機專題製作 (二) (null)

計畫: 29GHz 單邊帶升頻器(29GHz_UpMixer)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0104

課程: 微算機原理及應用(null)

計畫: ku-band 寬頻低雜訊放大器(A ku-band wideband LNA)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0105

課程: 雙極互補金氧半混合訊號積體電路(BiCMOS Mixed-Signal Integrated Circuit)

計畫: 使用自製特殊變壓電感實現四相位壓控振盪器(Quadrature voltage controlled-oscillator with special transformer)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0106

課程: 實務專題(二)(null)

計畫: 脈波頻率調變降壓轉換器具固定儲能時間控制方式(PFM Buck Converter with Constant On-Time Control)

晶片形式: Package:28 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0107

課程: 垂直整合專題(二)(null)

計畫: 雙頻線性調變的壓控震盪器(Dual Frequency Linear Turning range Voltage Controlled Oscillator)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0108

課程: 微算機原理及應用(null)

計畫: 使用 180-nm CMOS 設計壓控震盪器結合除二注入鎖定除頻器(VCO with Divide by Two ILFD in 180-nm CMOS)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0109

課程: 實務專題(二)(null)

計畫: 固定導通時間之高效率降壓轉換器(High-Efficiency Buck Converter with Constant On-Time Control Method)

晶片形式: Package:28 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0110

課程: 專題研究(null)

計畫: 3-10GHz 寬頻平衡式功率放大器(3-10GHz power amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0111

課程: 醫用電子學(Medical Electronics)

計畫: 電流式葡萄糖感測前端讀出電路(Front-end circuit of current-type glucose sensor)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0112

課程: 醫用電子學(null)

計畫: 生醫葡萄糖感測器之新型恆電位儀讀出電路(A Novel Potentiostat Readout Circuit for Biomedical Glucose Sensor)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0113

課程: 電機專題製作(二)(null)

計畫: 19GHz 低雜訊放大器(19GHz Low noise Amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0114

課程: 積體電路設計專題研究(二)(Special Studies in Integrated Circuit Design(II))

計畫: 環型並聯式電感之八相位壓控振盪器(Eight phase voltage controlled oscillator of ring parallel)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0115

課程: 射頻積體電路設計(null)

計畫: 180nm CMOS 5.5GHz 混頻器設計(Mixer Design 5.5GHz 0.18 μ m CMOS)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0116

課程: 射頻阻抗匹配(null)

計畫: 915 MHz CMOS 功率放大器設計(915 MHz CMOS Power Amplifier Design)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0117

課程: 論文(null)

計畫: Ku 頻段之達林頓寬頻功率放大器設計(Design of Ku-Band Darlington Broadband Power Amplifier)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0118

課程: 無線傳輸積體電路(null)

計畫: 追蹤保持比較器(Track and Hold with Comparator)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0119

課程: 雙極互補金氧半混合訊號積體電路(null)

計畫: 應用於 6.5 和 8 GHz 雙頻帶發送機設計(Design of 6.5 and 8 GHz Dual Band Transmitter)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0120

課程: CMOS 射頻積體電路設計(null)

計畫: 應用於 1.1GHz~2.2GHz 之鎖相迴路設計與分析(A 1.1GHz~2.2GHz Phase Lock Loop Design and Simulation)

晶片形式: Package:18 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0121

課程: 數位晶片設計概論(null)

計畫：高時序分辨率及低複雜度的數位控制振盪器 (Digitally Controlled Oscillator with High Timing Resolution and Low Complexity for Clock Generation)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0122

課程：數位晶片設計概論(null)

計畫：用於產生時鐘且具有高時序解析度和低複雜度的數位控制震盪器 (Digitally Controlled Oscillator with High Timing Resolution and Low Complexity for Clock Generation)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0123

課程：數位晶片設計概論(null)

計畫：時脈生成高時序及低複雜度的數位控制震盪器 (Digitally Controlled Oscillator with High Timing Resolution and Low Complexity for Clock Generation)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0124

課程：實務專題(二)(null)

計畫：傳統型低壓差線性穩壓器電路 (Conventional Low-Dropout Linear Regulator Circuit)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0125

課程：實務專題(二)(null)

計畫：具負電容電路之全積體化低壓差線性穩壓器 (Full On-Chip CMOS Low-Dropout Voltage Regulator with Negative Capacitance Circuit)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0127

課程：類比積體電路設計(null)

計畫：固定導通時間之高效率升壓轉換器 (High-Efficiency Boost Converter with Constant

On-Time Control Method)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0128

課程: 系統晶片設計(Integral Circuit Design)

計畫: 適用於線性陣列之低功率正反器設計(Low power flip flop design for linear applications)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0129

課程: 實務專題(二)(null)

計畫: 多階層峰值電流控制降壓轉換器(Buck Converter with Multiple-level Peak Current Control Technique)

晶片形式: Package:24 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0131

課程: 無線傳輸積體電路(null)

計畫: 一個用在 8-12 GHz 之四位元相移器(A 4-bit CMOS phase shifter for 8-12 GHz)

晶片形式: Package:N/A + DieSort:18EA

審查方式: N/A

申請編號: T18-111A-E0132

課程: 實務專題(Practical Topics)

計畫: 運用動態漏電抑制技術實現之低功率電路設計(Low power circuit design with dynamic leakage control scheme)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

申請編號: T18-111A-E0134

課程: 低功耗類比積體電路與系統(null)

計畫: 帶電荷泵和升壓轉換器的冷啟動電路(Cold start up circuit with Charge-Pump and Boost Converter)

晶片形式: Package:40 S/B:2Pcs + DieSort:16EA

審查方式: N/A

以下無資料