

(TSRI)TN16FFC-113A 下線晶片資料

◎注意事項：

1. 此資料包含：下線晶片與不下線(此梯次無)晶片。
2. 下線晶片資料按 A：10%部分負擔、N：新進教師晶片、I：優良晶片。
3. 申請編號中，尾端序號英文字母代表：**a** 代表使用 Cell-based Design Kit。
4. 可否下線準則依序：有無回覆委員建議(未回覆完整視同未回覆，不予下線)、審查評等結果(優先順序為 A>B>C>D，F:不予下線)、教授加總積點(同等級時依加總積點高者優先排序)、是否為科技部計畫所需、可擺放的剩餘面積等。
5. 晶片下線依上述排序標準安排製作(等級評定為 A, B, C, D 之晶片，本中心具彈性下線調整權)，至該梯次面積用完為止，未能安排製作之晶片，無論評定等級為何，不予保留至下梯次製作。
6. 若委員建議修改佈局，依規定不可比原佈局增加長寬邊的長度，違者則不予採用已修改之佈局檔案。

一、下線晶片資料(申請編號/專題名稱/包裝形式/晶片面積)：

申請編號: TN16FFC-113A-A0001

專題名稱(中文): 具單指令自動加法與有號數乘法運算之多功能記憶體內運算之單端無干擾 6T 的 4Kb 靜態隨機存取記憶體

專題名稱(英文): Single Command Add and Signed Multiply operation and Multifunction In-Memory Computation Architecture Using Single-ended Disturb-free 6T SRAM

包裝形式: Package:N/A + DieSort:18EA

晶片面積: 0.908*0.985 mm²

申請編號: TN16FFC-113A-I0001a

專題名稱(中文): 適用 4k 解析度即時影像去模糊神經網路之 5.1 TOPS 加速器

專題名稱(英文): A 5.1 TOPS NN Accelerator for 4k UHD Real-time Image Deblurring

包裝形式: Package:N/A + DieSort:18EA

晶片面積: 2.569*2.569 mm²

申請編號: TN16FFC-113A-I0002

專題名稱(中文): 具參考電壓嵌入式電壓時間轉換器之 13.2 毫瓦 5-GS/s 十二位元次區間類比數位轉換器

專題名稱(英文): A 13.2-mW 12-bit 5-GS/s Subranging ADC with Adaptive Reference-embedded Voltage-to-time Converters

包裝形式: Package:N/A + DieSort:18EA

晶片面積: 0.577*0.758 mm²

二、不下線名單：

申請編號	不下線原因
N/A	—

以下無資料